

# ***CURRICULUM VITAE***

**Dr. Oscar Camacho Nieto**

México, D. F., agosto de 2014

**Lugar de nacimiento:** Ciudad de México Distrito Federal, México.

**Nacionalidad:** Mexicana.

**Ocupación actual:** **Director del Centro de Innovación y Desarrollo Tecnológico en Cómputo del Instituto Politécnico Nacional.**  
(Profesor Investigador Titular "C" ES de Tiempo Completo), México.

**Nombramiento vigente:** Profesor COLEGIADO, Registrado con el No. 8812-EF-12, del libro 19 de Personal Docente de la Secretaría de Investigación y Posgrado

<b>CONTENIDO</b>	<b>Página</b>
I. Áreas de interés en investigación científica	3
II. <b>Sistema Nacional de Investigadores</b>	3
III. Grados y carreras	3
IV. Experiencia profesional	4
V. Becas institucionales	5
VI. Distinciones recibidas <b>(15 ítems)</b>	5
VII. <b>Direcciones de tesis (19 concluidas)</b>	9
- <b>Nivel Doctorado (06)</b>	9
- Nivel Maestría <b>(13)</b>	10
VIII. Proyectos de investigación <b>(35 ítems)</b>	12
IX. Desarrollo tecnológico <b>(20 ítems)</b>	16
X. Formación de investigadores	16
XI. Impartición de cátedra	19
XII. Evaluación de proyectos	22
XIII. Arbitraje de revistas	22
XIV. Edición de revistas, libros y memorias	23
XV. Participación en comités de congresos	23
XVI. Participación en jurados	24
XVII. Ponencias y Conferencias	28
XVIII. Desarrollo curricular	32
XIX. Menciones en medios <b>(12 ítems)</b>	33
XX. Asociaciones y fundaciones	33
XXI. Redes académicas	34
XXII. <b>Publicaciones</b>	34
<b>19 Artículos en revistas del ISI-JCR</b>	<b>34</b>
<b>03 Artículos en revistas del índice del CONACyT</b>	<b>36</b>
14 Artículos en revistas arbitradas	37
15 Artículos in extenso de alto impacto	38
06 Artículos in extenso de impacto	41
03 Libros publicados	41
04 Institucionales con ISBN	42

## I.- ÁREAS DE INTERÉS EN INVESTIGACIÓN CIENTÍFICA

- Arquitectura de Computadoras, Micro y Nano tecnología (Hardware Inteligente)
- Redes Neuronales y Cómputo No Convencional
- Memorias Asociativas
- Reconocimiento y Clasificación de Patrones
- Morfología Matemática
- Soft Computing
- Algunas aplicaciones en Bioinformática, Biométricos, Contaminación Ambiental...

## II.- SISTEMA NACIONAL DE INVESTIGADORES

NIVEL I (Desde enero de 2013 hasta diciembre de 2015)

## III.- GRADOS Y CARRERAS

### 1.- Grado de Doctor en Ciencias de la Computación

- Lugar: Centro de Investigación en Computación del IPN
- Fecha del examen de grado: 15 de septiembre de 2003
- Promedio: 9.0
- Tesis: *Diseño de sistemas de memoria cache de alto rendimiento aplicando algoritmos de acceso pseudo-especulativo*
- Observaciones: **Mención Honorífica.**

### 2.- Certificado de Reconocimiento de Suficiencia Investigadora

- Lugar: Departamento de Arquitectura de Computadoras, Universidad Politécnica de Cataluña en Barcelona España
- Fecha de evaluación: 20 de septiembre de 1999
- Promedio: Notable,
- Tesis: *Gestión de memoria cache*
- Observaciones: **Por haber obtenido el 100% de créditos del Doctorado “Arquitectura y Tecnología de Computadoras”.**

3.- **Grado de Maestro en Ciencias en Ingeniería de Cómputo (Sistemas Digitales)**

- Lugar: Centro de Investigación Tecnológica en Computación del IPN
- Fecha del examen de grado: 28 de julio de 1995
- Promedio: 9.16
- Tesis: Diseño y construcción de una tarjeta de procesamiento gráfico en formato VGA
- Observaciones: **Mejor Promedio.**

4.- **Título de Ingeniero en Comunicaciones y Electrónica (Opción en Computación)**

- Lugar: Escuela Superior de Ingeniería Mecánica y Eléctrica del IPN
- Fecha de terminación: Febrero de 1990

5.- **Título de Técnico en Dibujo Industrial y Arquitectónico**

- Lugar: Escuela CECyT No. 2, Miguel Bernard del IPN
- Fecha de terminación: Agosto de 1984

## IV.- EXPERIENCIA PROFESIONAL

CIDETEC-IPN: DIRECTOR DEL CENTRO DE INNOVACIÓN Y DESARROLLO TECNOLÓGICO EN CÓMPUTO DEL INSTITUTO POLITÉCNICO NACIONAL, DEL 16 DE FEBRERO DE 2012 A LA FECHA

CIC: COORDINADOR DEL PROGRAMA DE POSGRADO DOCTORADO EN CIENCIAS DE LA COMPUTACIÓN DEL CENTRO DE INVESTIGACIÓN EN COMPUTACIÓN DEL IPN, DE AGOSTO DE 2009 AL 16 DE FEBRERO DE 2012

CIC: COORDINADOR DEL PROGRAMA DE POSGRADO MAESTRÍA EN CIENCIAS EN INGENIERÍA DE CÓMPUTO, DESDE JULIO DE 2006 HASTA AGOSTO DE 2008

CIC: ENCARGADO DEL DESPACHO DE LA **SUBDIRECCIÓN ACADÉMICA** DEL CENTRO DE INVESTIGACIÓN EN COMPUTACIÓN DEL IPN, DEL 1 DE SEPTIEMBRE DE 2004 AL 26 DE ENERO DE 2006

CIC: EL 26 DE ENERO DE 2006 SE ME DESIGNÓ COMO JEFE DEL LABORATORIO DE SISTEMAS DIGITALES, CARGO QUE OCUPÉ HASTA EL 13 DE ENERO DE 2007

CIC: JEFE DEL LABORATORIO DE TIEMPO REAL DEL CENTRO DE INVESTIGACIÓN EN COMPUTACIÓN DEL IPN, Y ENCARGADO DEL DESPACHO DE LA SUBDIRECCIÓN ACADÉMICA; ABRIL 2003 A SEPTIEMBRE DE 2004

- CIC: REPRESENTANTE DEL COLEGIO DE PROFESORES DEL CIC ANTE EL COLEGIO ACADÉMICO DE POSGRADO DEL IPN, EN EL PERÍODO OCTUBRE DE 2005 A SEPTIEMBRE DE 2006
- CIC: MIEMBRO DEL COMITÉ ENCARGADO DE COORDINAR Y PARTICIPAR EN LOS TRABAJOS REALIZADOS PARA QUE LOS PROGRAMAS DE POSGRADO DEL CIC, SE INCORPOREN DENTRO DEL PIFIP 2.0 Y PNP DEL CONACYT EN LA CONVOCATORIA DE 2005
- CIC: EDITOR ASOCIADO DE LA REVISTA "RESEARCH IN COMPUTING SCIENCE", EN 2004
- CONACYT: MIEMBRO DE LA CARTERA DE EVALUADORES DE PROYECTOS DE INVESTIGACIÓN, JULIO DE 2006
- CINTEC: COORDINADOR DE LA MAESTRÍA EN INGENIERÍA DE CÓMPUTO CON ESPECIALIDAD EN SISTEMAS DIGITALES, ENERO DE 1995 A SEPTIEMBRE DE 1996
- CINTEC: COORDINADOR DE INVESTIGACIÓN Y JEFE DEL CENTRO DE CÓMPUTO, APOYANDO A LA SUBDIRECCIÓN ACADÉMICA Y DE INVESTIGACIÓN, ENERO DE 1995 A SEPTIEMBRE DE 1996
- CINTEC: REPRESENTANTE DE LA SUBDIRECCIÓN ACADÉMICA Y DE INVESTIGACIÓN, ANTE EL CONSEJO TÉCNICO ESCOLAR, 1990-1991, 1991.1992

## V.- BECAS INSTITUCIONALES

1.- Sistema de Becas por Exclusividad (SIBE-COFAA-IPN):

**Nivel IV** (escala I a IV), Receso por ocupar la Dirección del CIDETEC.

2.- Programa Institucional de Estímulo al Desempeño Docente (EDD-SA-IPN):

**Nivel V** (escala I a IX) Receso por ocupar la Dirección del CIDETEC.

## VI.- DISTINCIONES RECIBIDAS

### DISTINCIONES ESPECIALES

1. **Propuesto por consenso** en el Colegio Académico de Posgrado del Instituto Politécnico Nacional y aprobado por consenso en el Consejo General Consultivo del Instituto Politécnico Nacional para ser **miembro**

|

**de la Comisión de Honor del Consejo General Consultivo del Instituto Politécnico Nacional**, período octubre de 2013 a octubre de 2014. Cabe mencionar que el Consejo General Consultivo es el máximo órgano colegiado de asesoría y consulta, en el que se encuentra representada la comunidad politécnica.

2. **Propuesto por consenso** en el Colegio Académico de Posgrado del Instituto Politécnico Nacional y aprobado por consenso en el Consejo General Consultivo del Instituto Politécnico Nacional para **formar parte de la Comisión de Situación Escolar (COSIE)** del Consejo general Consultivo del Instituto Politécnico Nacional, período octubre de 2012 a octubre de 2013.
3. **Designación** por parte de la Directora General del Instituto Politécnico Nacional, la Dra. Yoloxóchitl Bustamante Díez, como **Director del Centro de Innovación y Desarrollo Tecnológico en Cómputo** del Instituto Politécnico Nacional para el período febrero de 2012 a febrero de 2015.
4. **Formar parte del equipo de consultores externos de la Oficina de Naciones Unidas contra la Droga y el Delito (UNODC)**, Representación Regional para México, Centroamérica y el Caribe, integrado para la realización del proyecto TCMEXX62FMX; como Experto en Capacidades Tecnológicas y de Interconexión, 15 de febrero a 15 de marzo de 2012.
5. **Propuesto** y aprobado por consenso en el Colegio Académico de Posgrado del Instituto Politécnico Nacional para coordinar la comisión de evaluación de la propuesta de registro del programa de posgrado Maestría en Ciencias en Ingeniería Aeronáutica y Espacial, período 2012-2013.
6. **Premio de Ingeniería de la Ciudad de México 2012, primer lugar** en la categoría de: Profesionales de la Ingeniería en el Área de Biología en la modalidad de equipo, “Por una ciudad de tecnología y conocimiento”, 5 de octubre de 2012, México.
7. Ser aceptado como **miembro del Sistema Nacional de Investigadores** del CONACYT en la categoría de **NIVEL I**, para el período enero de 2013 hasta diciembre de 2015.

- |
8. **Reconocimiento otorgado por la Secretaría Académica del Instituto Politécnico Nacional**, por el trabajo académico sobresaliente realizado durante el año sabático, ejercicio de agosto de 2008 a agosto de 2009.
  9. **MENCIÓN HONORÍFICA** otorgada por el jurado en el examen de grado de Doctor en Ciencias de la Computación, con la tesis titulada *Diseño de sistemas de memoria cache de alto rendimiento aplicando algoritmos de acceso pseudo-especulativo*, el 15 de septiembre de 2003.

#### **OTRAS DISTINCIONES ACADÉMICAS Y DE INVESTIGACIÓN**

10. **Nombramiento**, por mayoría de votos de los miembros del H. Colegio de Profesores del Centro de Investigación en Computación del IPN, como Representante Académico del Centro de Investigación en Computación ante el Colegio Académico de Posgrado del IPN correspondiente al ciclo escolar 2010-2011.
11. **Nombramiento**, por mayoría de votos de los miembros del H. Colegio de Profesores del Centro de Investigación en Computación del IPN, como Representante Académico del Centro de Investigación en Computación ante el Consejo General Consultivo del IPN correspondiente al ciclo escolar 2011-2012.
12. **Reconocimiento otorgado por el Director General del Instituto Politécnico Nacional**, "...por su destacada actividad de investigación que desarrolló durante el año 2006, caracterizada por su elevada productividad y calidad académica, reconocida por su permanencia en el Sistema Nacional de Investigadores", en diciembre de 2006.
13. **Reconocimiento otorgado por el Director General del Instituto Politécnico Nacional**, "...por su destacada actividad de investigación que desarrolló durante el año 2007, caracterizada por su elevada productividad y calidad académica, reconocida por su permanencia en el Sistema Nacional de Investigadores", en diciembre de 2007.
14. **Nombramiento**, por mayoría de votos de los miembros del H. Colegio de Profesores del CINTEC del IPN, como Representante Académico

|

ante el Consejo Técnico Consultivo del Centro, correspondiente a los ciclos escolares de 1993 a 1996.

15. **Nombramiento**, por mayoría de votos de los miembros del H. Colegio de Profesores del CINTEC IPN, como Representante Académico ante el Consejo General Consultivo del IPN correspondiente al ciclo escolar 1993-1994.

## **DISTINCIONES OTORGADAS A SUS ALUMNOS**

### **NOMBRAMIENTOS ACADÉMICOS**

1. **Mario Aldape Pérez.-** Es miembro del Sistema Nacional de Investigadores del CONACYT en la categoría de NIVEL Candidato (2014-2016).
2. **Antonio Hernández Zavala.-** Es miembro del Sistema Nacional de Investigadores del CONACYT en la categoría de NIVEL Candidato (2013-2015).

### **MENCIONES HONORÍFICAS Y PREMIOS**

3. **Mención Honorífica** a Mario Aldape Pérez, otorgada por el Jurado del examen de doctorado en ciencias de la computación, el 24 de junio de 2011.
4. **Mención Honorífica** a Luis Octavio López Leyva, otorgada por el Jurado del examen de doctorado en ciencias de la computación, el 28 de noviembre de 2008.
5. **Distinción** otorgada por la comunidad estudiantil a Mario Aldape Pérez, al ser electo como **Representante Alumno** del Centro de Investigación en Computación, ante el XXVII Consejo General Consultivo del Instituto Politécnico Nacional, correspondiente al ciclo escolar 2008-2009.
6. **Distinción** otorgada por el CONACYT a Luis Octavio López Leyva, dentro del Programa "Apoyos Integrales para la Formación de Doctores en Ciencias Convocatoria 2006"

## VII.- DIRECCIONES DE TESIS (concluidas)

### NIVEL DE DOCTORADO

#### 1. Ignacio Hernández Bautista

- a. Doctorado en Ciencias de la Computación
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Ajuste asociativo de parámetros de filtros wavelets para compresión de imágenes*
- d. Fecha del examen de grado: 09 de enero de 2014.

#### 2. Laura Cleofas Sánchez

- e. Doctorado en Ciencias de la Computación
- f. Centro de Investigación en Computación del IPN
- g. Título de la tesis: *Tratamiento de la complejidad de patrones de datos en cúmulos de información, con memorias asociativas*
- h. Fecha del examen de grado: 17 de diciembre de 2013.

#### 3. Salvador Juárez López

- i. Doctorado en Ciencias de la Computación
- j. Centro de Investigación en Computación del IPN
- k. Título de la tesis: *Identificación no paramétrica por redes neuronales diferenciales de un sistema incierto descrito en ecuaciones diferenciales parciales hiperbólicas, utilizando un pseudo-observador por modos deslizantes de alto orden*
- l. Fecha del examen de grado: 18 de mayo de 2012.

#### 4. Mario Aldape Pérez

- a. Doctorado en Ciencias de la Computación
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Enfoque asociativo para la selección de rasgos*
- d. Fecha del examen de grado: 24 de junio de 2011
- e. Observaciones: El jurado otorgó Mención Honorífica.

#### 5. Antonio Hernández Zavala

- a. Doctorado en Ciencias de la Computación
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Arquitectura de alto rendimiento para procesadores difusos*
- d. Fecha del examen de grado: enero de 2009

|

**6. Luis Octavio López Leyva**

- a. Doctorado en Ciencias de la Computación
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Máquinas asociativas Alfa-beta con soporte vectorial*
- d. Fecha del examen de grado: 28 de noviembre de 2008
- e. Observaciones: El jurado otorgó Mención Honorífica.

**NIVEL DE MAESTRÍA**

**1. Omar Shatagua Jurado Sánchez**

- a. Maestría en Ciencias en Ciencias de la Computación
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Predicción de divisas usando modelos asociativos*
- d. Fecha del examen de grado: Julio de 2014

**2. Juan Carlos Rivera Azamar**

- a. Maestría en Ciencias en Ciencias de la Computación
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Aplicación del Clasificador Gamma en el Algoritmo Handoff Empleado en la Comunicación Celular*
- d. Fecha del examen de grado: Noviembre de 2012

**3. Erick Nicolás Cabrera Álvarez**

- a. Maestría en Ciencias de la Computación
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Aplicación de cómputo no convencional en la predicción de contaminantes ambientales*
- d. Fecha del examen de grado: Septiembre de 2012

**4. Daniel Martínez Salinas**

- a. Maestría en Ciencias en Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Arquitectura para la comunicación e interoperabilidad de dispositivos móviles basada en el contexto geográfico*
- d. Fecha del examen de grado: 27 de julio de 2010

**5. Fernando Real Gómez**

- a. Maestría en Ciencias en Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN

|

- c. Título de la tesis: *Sistema de cómputo para la validación de datos meteorológicos de superficie y radiosondeo*
- d. Fecha del examen de grado: 3 de marzo de 2010

**6. José Demetrio Ramírez Avelino**

- a. Maestría en Ciencias en Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Algoritmo handoff basado en modelos asociativos*
- d. Fecha del examen de grado: 21 de enero de 2010

**7. Ignacio Hernández Bautista**

- a. Maestría en Ciencias en Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Control de navegación en superficies planas de un tractor no tripulado*
- d. Fecha del examen de grado: junio de 2009

**8. Arturo Téllez Velázquez**

- a. Maestría en Ciencias en Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis *Arquitectura de un controlador lógico difuso usando lógica combinatoria*
- d. Fecha del examen de grado: junio de 2008

**9. Cruz Alonso Bejarano Leyva**

- a. Maestría en Ciencias de la Computación
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Detección de código malicioso en una LAN*
- d. Fecha del examen de grado: marzo de 2008

**10. Jorge Arturo reyes Bonilla**

- a. Maestría en Ciencias en Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Programas de cómputo para la generación automática de exámenes matemáticos y la evaluación en el entorno de internet*
- d. Fecha del examen de grado: junio de 2008

|

### 11. Moisés Arturo Zarate Segura

- a. Maestría en Ciencias en Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Optimización del banco de registros en procesadores fuera de orden especulativo*
- d. Fecha del examen de grado: octubre de 2007

### 12. Miguel Angel Vivanco Gallardo

- a. Maestría en Ciencias en Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Sistema de Reconfiguración remota de dispositivos lógicos programables*
- d. Fecha del examen de grado: junio de 2006

### 13. Alejandro Villar Briones

- a. Maestría en Ciencias Ingeniería de Cómputo con opción en Sistemas Digitales
- b. Centro de Investigación en Computación del IPN
- c. Título de la tesis: *Detección, predicción y ejecución de operaciones redundantes para incrementar el rendimiento de un microprocesador*
- d. Fecha del examen de grado: octubre de 2003

## VIII.- PROYECTOS DE INVESTIGACIÓN

1. **Director** del proyecto de investigación SIP-IPN-2012 "Diseño, simulación y análisis de un identificador basado en redes neuronales diferenciales para ecuaciones diferenciales parciales de tipo hiperbólico, incorporando un pseudo observador por modos deslizantes de orden superior", Clave: 20120020.
2. **Director** del proyecto de investigación SIP-IPN-2011 "Diseño de algoritmos de traspaso de información basados en modelos asociativos, aplicados a la telefonía celular". Clave 20113090.
3. **Director** del proyecto de investigación del **CONACYT** Convocatoria 2008 Cooperación Bilateral entre México y Hungría, con el título: "Research and development of fuzzy systems with generalizad operations". Clave I0110/127/08, Mod. Ord. 38/08. Apoyo: \$130,000.00

|

4. **Participante** en el proyecto de investigación del **ICyTDF** Convocatoria 2010 Ciencia y Tecnología para la Capital del Conocimiento (*Programa Uso de Tecnologías de Punta*) "Aplicación de la inteligencia artificial para la predicción de contaminantes y del Índice Metropolitano de la Calidad del Aire de la Ciudad de México (IMECA)". Clave PICSO10-85. Apoyo: \$671,279.40
5. **Participante** en el proyecto de investigación **del ICyTDF** Convocatoria 2010 Ciencia y Tecnología para la Capital del Conocimiento (*Programa Ciudad Sostenible*) "Sensor inteligente para el monitoreo de los niveles de emisión de contaminantes en un vehículo automotor". Clave PIUTE10-77. Apoyo: \$503,456.20
6. **Director** del proyecto de investigación SIP-IPN-2010 "Diseño, análisis, caracterización y prueba de un conjunto de micro sensores y micro actuadores con tecnología MEMS (sistemas micro-electro-mecánicos), llamados desarrollos académicos". Clave 20100554.
7. **Director** del proyecto de investigación SIP-IPN-2009 " Diseño y caracterización de un actuador electro-termo-mecánico (MEMS), usando micro y nano tecnología". Clave 20090616.
8. **Participante** en el proyecto **ICyTDF-2007** "Detección de tráfico anómalo en internet", No. de convenio SIP/DF/2007/143.
9. **Participante** en el proyecto "Sistema de información G2G, colaboración entre el **IPN y el H. Ayuntamiento de Sinaloa de Leyva**", No. de convenio SIP 4509 CSP/798, 2007-2008
10. **Participante** en el proyecto "Sistema para la integración familiar con migrantes en USA, colaboración entre el **IPN y el H. Ayuntamiento de Sinaloa de Leyva**, FOLIO SIP NO. 4509 CSP/798, 2007-2008
11. **Director** del proyecto de investigación SIP-IPN-2007 y 2008 " Diseño y construcción de un tractor no tripulado para uso comercial en sectores como la agricultura, minería y construcción". Clave 20070945.
12. **Participante** en el proyecto de investigación **CONACYT-2008** (*Convocatoria de Investigación Científica Básica 2007*) "Clasificación inteligente de patrones: enfoque asociativo". Clave 79510. Apoyo: \$130,000.00

- |
13. **Participante** en el proyecto de investigación SIP-IPN-2008 " Enfoque asociativo para el reconocimiento inteligente de patrones". Clave 20080012
  14. **Director** del proyecto de investigación SIP-IPN-2006 "Diseño y construcción de un sistema de interacción hombre-máquina basado en arquitecturas superescalares difusas alfa-beta (ASDAB)". Clave 20060988.
  15. **Director** del proyecto de investigación SIP-IPN-2005 "Optimización del archivo de registros en arquitecturas de altas prestaciones, con equilibrio entre rendimiento y bajo consumo de potencia". Clave 20051056.
  16. **Participante** en el proyecto de investigación SIP-IPN-2007 "Aplicación de los modelos asociativos Alfa-Beta a la Bioinformática". Clave 20070289.
  17. **Participante** en el proyecto de investigación SIP-IPN-2006 "Teoría y aplicaciones de los modelos asociativos Alfa-Beta". Clave 20060106.
  18. **Participante** en el proyecto de investigación CGPI-IPN-2005 "Modelos Alfa-Beta para la agrupación y clasificación de imágenes y textos". Clave 20050040.
  19. **Director** del proyecto de investigación CGPI-IPN-2004 "Optimización de Instrucciones Redundantes para mejorar el Rendimiento y Disminuir el Consumo de Potencia de los Microprocesadores Superescalares". Clave 20040283.
  20. **Participante** en el proyecto de investigación CGPI-IPN-2004 "Clasificadores de patrones basados en memorias asociativas y multirresolución morfológica". Clave 20040263.
  21. **Director** del proyecto de investigación CGPI-IPN-2002 " Diseño y simulación de un sistema de memoria cache usando lenguajes de descripción de hardware". Clave 20020227.
  22. **Participante** en el proyecto de investigación CGPI-IPN-2002 " Consistencia de datos en arquitecturas de memoria compartida". Clave 20020226.
  23. **Participante** en el proyecto de investigación CGPI-IPN-2001 "Análisis y evaluación del consumo de energía en los módulos principales que integran las arquitecturas de computadoras actuales". Clave 20010073.

|

24. **Participante** en el proyecto de investigación DEPI-IPN-1995 "Desarrollo de una interfaz de control apagado-encendido para un controlador lógico programable diseñado en el CINTEC ". Clave 950963.
25. **Director** del proyecto de investigación DEPI-IPN-1994 "Diseño y construcción de un medidor supervisorio de consumos de energía eléctrica en base al microcontrolador 80c196kc con interfaz serie para PC y 64k de RAM". Clave 942839.
26. **Participante** en el proyecto de investigación DEPI-IPN-1994 "Diseño y construcción de una maquina paralela basada en el microprocesador Pentium de Intel". Clave 942804.
27. **Participante** en el proyecto de investigación DEPI-IPN-1994 "Sistema de control remoto de parámetros". Clave 943657.
28. **Participante** en el proyecto de investigación DEPI-IPN-1993 "Caracterización de PLD's y ASIC's". Clave 932116.
29. **Participante** en el proyecto de investigación DEPI-IPN-1993 "Diseño y construcción de un sistema de adquisición autónoma". Clave 932060
30. **Director** del proyecto de investigación DEPI-IPN- 1992 "Diseño y construcción de una tarjeta tipo at compatible controladora de video VGA a partir del dispositivo POACH 51 de ZYMOS, con un Mb de memoria de despliegue y salidas para VGA, EGA, CGA y MDA ". Clave DEPI-IPN 922633.
31. **Participante** en el proyecto de investigación DEPI-IPN "Diseño y construcción de una tarjeta tipo AT compatible controladora de video tipo LCD a partir del dispositivo VG-600 de VADEM ". Clave DEPI-IPN 922641.
32. **Participante** en el proyecto de investigación DEPI-IPN 1990 "Diseño y construcción de una tarjeta controladora de multifunciones compatible PC XT/AT para la IPN-e16-II R IPN E32 ". Clave DEPI-IPN 900656
33. **Participante** en el proyecto de investigación "Diseño y construcción de una tarjeta de adquisición de datos". Clave DEPI-IPN 900702

|

34. **Participante** en el proyecto de investigación "Diseño y construcción de una tarjeta de expansión de memoria de 640 Kb, soporte de una tarjeta de disco duro y espacio de experimentación". Clave DEPI-IPN 897001

35. **Participante** en el proyecto de investigación "Diseño y construcción de una tarjeta controladora de video para la IPN-E16". Clave DEPI-IPN 896993

## **IX.- DESARROLLO TECNOLÓGICO**

Prototipos derivados de proyectos terminados (20), de los cuales, solamente se mencionan los realizados en los últimos tres años.

1. SISTEMA DE INFORMACIÓN G2C.
2. SISTEMA PARA LA INTEGRACIÓN FAMILIAR CON MIGRANTES EN USA.
3. PROTOTIPO DE LABORATORIO DE UN TRACTOR NO TRIPULADO.
4. PROTOTIPO DE UN MICRO ACTUADOR ELECTRO-TERMO-MECÁNICO, MEMS.
5. SISTEMA (TARJETA CON MICROCONTROLADOR) QUE CONTROLA EL SUMINISTRO DE SEÑALES DE VOLTAJE PARA MOVER UNA MICRO-LEVA MECÁNICA VIRTUAL.
6. PROTOTIPO DE UN SISTEMA DE ADQUISICIÓN DE TATOS CON INTERFACE HOMBRE MÁQUINA DE BAJO COSTO.

## **X.- FORMACIÓN DE INVESTIGADORES**

1. Ciclo Agosto-Diciembre 2011. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): Laura Cleofas Sánchez, J. Carlos Rivera Azamar, Moisés V. Márquez Olivera. Proyecto SIP "Diseño de algoritmos de traspaso de información basados en modelos asociativos, aplicados a la telefonía celular". Clave 20113090. Director del Proyecto: Dr. Oscar Camacho Nieto.
2. Ciclo Febrero-Junio 2011. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): Laura Cleofas Sánchez, J. Carlos Rivera Azamar, Moisés V. Márquez Olivera. Proyecto SIP "Diseño de algoritmos de

traspaso de información basados en modelos asociativos, aplicados a la telefonía celular". Clave 20113090. Director del Proyecto: Dr. Oscar Camacho Nieto.

3. Ciclo Agosto-Diciembre 2010. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): Mario Aldape Pérez, Laura Cleofas Sánchez, Arturo Téllez Velázquez. Proyecto SIP "Diseño, análisis, caracterización y prueba de un conjunto de micro sensores y micro actuadores con tecnología MEMS (Sistemas Micro-Electro-Mecánicos), llamados Desarrollos Académicos". Clave 20100554. Director del Proyecto: Dr. Oscar Camacho Nieto.
4. Ciclo Febrero-Junio 2010. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): Mario Aldape Pérez, Laura Cleofas Sánchez, Arturo Téllez Velázquez. Proyecto SIP "Diseño, análisis, caracterización y prueba de un conjunto de micro sensores y micro actuadores con tecnología MEMS (Sistemas Micro-Electro-Mecánicos), llamados Desarrollos Académicos". Clave 20100554. Director del Proyecto: Dr. Oscar Camacho Nieto.
5. Ciclo Agosto-Diciembre 2009. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): José Antonio García Mejía, Vianeil Izanami Torreblanca García, Antonio Hernández Zavala. Proyecto SIP " Diseño y Caracterización de un Actuador Electro-Térmico (MEMS), usando Micro y Nanotecnología.", clave 20090616. Director del Proyecto: Dr. Oscar Camacho Nieto
6. Ciclo Febrero-Junio 2009. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): José Antonio García Mejía, Vianeil Izanami Torreblanca García, Antonio Hernández Zavala. Proyecto SIP " Diseño y Caracterización de un Actuador Electro-Térmico (MEMS), usando Micro y Nanotecnología.", clave 20090616. Director del Proyecto: Dr. Oscar Camacho Nieto.
7. Ciclo Agosto-Diciembre 2008. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): José Antonio García Mejía, Arturo Téllez Velázquez, Antonio Hernández Zavala. Proyecto SIP "Diseño y Construcción de un Tractor no Tripulado para uso Comercial en Sectores como la Agricultura, Minería y Construcción", clave 20082496. Director del Proyecto: Dr. Oscar Camacho Nieto

|

8. Ciclo Febrero-Junio 2008. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): José Antonio García Mejía, Arturo Téllez Velázquez, Antonio Hernández Zavala. Proyecto SIP " Diseño y Construcción de un Tractor no Tripulado para uso Comercial en Sectores como la Agricultura, Minería y Construcción ", clave 20082496. Director del Proyecto: Dr. Oscar Camacho Nieto.
9. Ciclo Agosto - Diciembre 2007. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): Antonio Hernandez Zavala, Cruz Alonso Bejarano Leyva, Ignacio Hernández Bautista. Proyecto SIP "Diseño y Construcción de un Tractor no Tripulado para uso Comercial en Sectores como la Agricultura, Minería y Construcción ", clave 20070945. Director del Proyecto: Oscar Camacho Nieto.
10. Ciclo Febrero - Junio 2007. **Tres alumnos PIFI** (Programa Institucional de Formación de Investigadores): Antonio Hernández Zavala, Cruz Alonso Bejarano Leyva, Ignacio Hernández Bautista. Proyecto SIP "Diseño y Construcción de un Tractor no Tripulado para uso Comercial en Sectores como la Agricultura, Minería y Construcción ", clave 20070945. Director del Proyecto: Oscar Camacho Nieto.
11. Ciclo Agosto - Diciembre 2006. **Dos alumnos PIFI** (Programa Institucional de Formación de Investigadores): Antonio Hernandez Zavala, Cruz Alonso Bejarano Leyva. Proyecto SIP "Diseño y construcción de un sistema de interacción hombre-máquina basado en Arquitecturas Superescalares Difusas Alfa-Beta (ASDAB). ", clave 20060988. Director del Proyecto Dr. Oscar Camacho Nieto.
12. Ciclo Febrero - Junio 2006. **Dos alumnos PIFI** (Programa Institucional de Formación de Investigadores): Antonio Hernández Zavala, Cruz Alonso Bejarano Leyva. Proyecto SIP "Diseño y construcción de un sistema de interacción hombre-máquina basado en Arquitecturas Superescalares Difusas Alfa-Beta (ASDAB). ", clave 20060988. Director del Proyecto Dr. Oscar Camacho Nieto.
13. Ciclo Agosto - Diciembre 2005. **Dos alumnos PIFI** (Programa Institucional de Formación de Investigadores): Antonio Hernández Zavala, Adriana Carranza Juárez. Proyecto SIP "Optimización del Archivo de Registros en Arquitecturas de Altas Prestaciones, con equilibrio entre Rendimiento y Bajo consumo de Potencia ", clave 20051056. Director del Proyecto Dr. Oscar Camacho Nieto.

|

14. Ciclo Febrero - Junio 2005. **Dos alumnos PIFI** (Programa Institucional de Formación de Investigadores): Antonio Hernández Zavala, Adriana Carranza Juárez,. Proyecto SIP "Optimización del Archivo de Registros en Arquitecturas de Altas Prestaciones, con equilibrio entre Rendimiento y Bajo consumo de Potencia ", clave 20051056. Director del Proyecto Dr. Oscar Camacho Nieto.
15. Ciclo 2004-2005. **Dos alumnos PIFI** (Programa Institucional de Formación de Investigadores): Alejandro Villar Briones, Octavio Rodríguez Torres. Proyecto SIP-2004 " Optimización de Instrucciones Redundantes para mejorar el Rendimiento y Disminuir el Consumo de Potencia de los Microprocesadores Superescalares ", clave 20040283. Director del Proyecto Dr. Oscar Camacho Nieto

## **XI.- IMPARTICIÓN DE CÁTEDRA**

### **MATERIAS IMPARTIDAS EN MAESTRÍA Y DOCTORADO**

<b>MATERIA</b>	<b>PERÍODO</b>	<b>ESCUELA</b>
SISTEMAS DIGITALES	PRIMAVERA '91	CINTEC
INTRODUCCIÓN A LOS SISTEMAS DIGITALES	OTOÑO '91	CINTEC
PROGRAMACIÓN DE SISTEMAS DE CÓMPUTO	PRIMAVERA '92	CINTEC
INTRODUCCIÓN A LOS SISTEMAS DIGITALES	OTOÑO '92	CINTEC
ARQUITECTURA DE COMPUTADORAS	PRIMAVERA '93	UPIICSA
SEMINARIO DEPARTAMENTAL III	PRIMAVERA '93	CINTEC
PROCESAMIENTO DIGITAL DE SEÑALES	OTOÑO '93	CINTEC
SEMINARIO GENERAL	OTOÑO '93	CINTEC
SEMINARIO DEPARTAMENTAL III	PRIMAVERA '94	CINTEC
PROGRAMACIÓN DE SISTEMAS DE CÓMPUTO	PRIMAVERA '94	CINTEC
INTRODUCCIÓN A LA PROGRAMACIÓN	OTOÑO '94	CINTEC
SEMINARIO GENERAL	OTOÑO '94	CINTEC
PROGRAMACIÓN DE SISTEMAS DE CÓMPUTO	PRIMAVERA '95	CINTEC
SEMINARIO GENERAL	PRIMAVERA '95	CINTEC
INTRODUCCIÓN A LA PROGRAMACIÓN	OTOÑO '95	CINTEC

|

MICROPROCESADORES	PRIMAVERA '96	CINTEC
SEMINARIO DEPARTAMENTAL III	PRIMAVERA '96	CINTEC
ARQUITECTURA DE COMPUTADORAS	OTOÑO 2001	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	PRIMAVERA 2002	CIC-IPN
PROGRAMACIÓN DE SISTEMAS DE CÓMPUTO	OTOÑO 2002	CIC-IPN
SEMINARIO DEPARTAMENTAL I	OTOÑO 2002	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	PRIMAVERA 2003	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	OTOÑO 2003	CIC-IPN
PROGRAMACIÓN DE SISTEMAS DE CÓMPUTO	PRIMAVERA 2004	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	OTOÑO 2004	CIC-IPN
SEMINARIO II	OTOÑO 2004	CIC-IPN
SEMINARIO I	PRIMAVERA 2005	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	PRIMAVERA 2005	CIC-IPN
MICROPROCESADORES	PRIMAVERA 2005	CIC-IPN
TEMAS SELECTOS DE COMPUTACIÓN I	PRIMAVERA 2005	CIC-IPN
TEMAS SELECTOS DE COMPUTACIÓN II	PRIMAVERA 2005	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	OTOÑO 2005	CIC-IPN
SEMINARIO DEPARTAMENTAL II	OTOÑO 2005	CIC-IPN
SEMINARIO DEPARTAMENTAL III	OTOÑO 2005	CIC-IPN
ANÁLISIS Y DISEÑO ORIENTADO A OBJETOS	OTOÑO 2005	CIC-IPN
ARQUITECTURAS PARALELAS	PRIMAVERA 2006	CIC-IPN
SEMINARIO DEPARTAMENTAL I	PRIMAVERA 2006	CIC-IPN
SEMINARIO DEPARTAMENTAL II	PRIMAVERA 2006	CIC-IPN
SEMINARIO DEPARTAMENTAL III	PRIMAVERA 2006	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	PRIMAVERA 2006	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	OTOÑO 2006	CIC-IPN
MICROPROCESADORES	OTOÑO 2006	CIC-IPN
ARQUITECTURAS PARALELAS	OTOÑO 2006	CIC-IPN
SEMINARIO DEPARTAMENTAL I	OTOÑO 2006	CIC-IPN
SEMINARIO DEPARTAMENTAL II	OTOÑO 2006	CIC-IPN
SEMINARIO DEPARTAMENTAL III	OTOÑO 2006	CIC-IPN

|

ARQUITECTURA DE COMPUTADORAS	PRIMAVERA 2007	CIC-IPN
TEMAS SELECTOS DE COMPUTACIÓN I	PRIMAVERA 2007	CIC –IPN
TEMAS SELECTOS DE COMPUTACIÓN II	PRIMAVERA 2007	CIC –IPN
SEMINARIO DEPARTAMENTAL I	PRIMAVERA 2007	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	OTOÑO 2007	CIC-IPN
SEMINARIO DEPARTAMENTAL I	OTOÑO 2007	CIC-IPN
SEMINARIO DEPARTAMENTAL II	OTOÑO 2007	CIC-IPN
TEMAS SELECTOS DE COMPUTACIÓN II	OTOÑO 2007	CIC –IPN
ARQUITECTURA DE COMPUTADORAS	PRIMAVERA 2008	CIC-IPN
TEMAS SELECTOS DE COMPUTACIÓN I	PRIMAVERA 2008	CIC –IPN
TEMAS SELECTOS DE COMPUTACIÓN II	PRIMAVERA 2008	CIC –IPN
EN SABÁTICO DESDE AGOSTO DEL 2008	OTOÑO 2008	UACJ
EN SABÁTICO HASTA AGOSTO DE 2009	PRIMAVERA 2009	UACJ
ARQUITECTURA DE COMPUTADORAS	OTOÑO 2009	CIC-IPN
SEMINARIO DEPARTAMENTAL I	OTOÑO 2009	CIC-IPN
MEMORIAS ASOCIATIVAS	PRIMAVERA 2010	CIC-IPN
DEPARTAMENTAL I	PRIMAVERA 2010	CIC-IPN
SEMINARIO DEPARTAMENTAL I	OTOÑO 2010	CIC-IPN
ARQUITECTURA DE COMPUTADORAS	OTOÑO 2010	CIC-IPN
SEMINARIO DEPARTAMENTAL II	OTOÑO 2010	CIC-IPN
TEMAS SELECTOS DE COMPUTACIÓN II	OTOÑO 2010	CIC –IPN
MEMORIAS ASOCIATIVAS	PRIMAVERA 2011	CIC-IPN
TEMAS SELECTOS DE COMPUTACIÓN II	PRIMAVERA 2011	CIC –IPN
SEMINARIO DEPARTAMENTAL II	PRIMAVERA 2011	CIC-IPN
SEMINARIO DEPARTAMENTAL III	PRIMAVERA 2011	CIC-IPN
TEMAS SELECTOS DE COMPUTACIÓN II	OTOÑO 2011	CIC-IPN
MEMORIAS ASOCIATIVAS	OTOÑO 2011	CIC-IPN
SEMINARIO DEPARTAMENTAL 1	OTOÑO 2011	CIC-IPN

## XII.- EVALUACIÓN DE PROYECTOS

1. **Evaluador de Propuestas Académicas** para la integración del Catálogo Nacional de Formación Continua y Superación Profesional de Maestros de Educación Básica en Servicio. Convocatoria 2011 emitida por la Dirección General de Formación Continua de Maestros en Servicio, perteneciente a la Subsecretaría de Educación Básica de la Secretaría de Educación Pública. México, DF, mayo de 2011.
2. **Evaluador de** la XVI reunión Nacional de Evaluación del Programa Delfín, abril de 2011
3. **Evaluador de Proyectos de Investigación** en el marco de la Convocatoria Ciencia y Tecnología para la Capital del Conocimiento, del ICYTDF 2010.
4. **Evaluador de Propuestas Académicas** para la integración del Catálogo Nacional de Formación Continua y Superación Profesional de Maestros de Educación Básica en Servicio. Convocatoria 2010 emitida por la Dirección General de Formación Continua de Maestros en Servicio, perteneciente a la Subsecretaría de Educación Básica de la Secretaría de Educación Pública. México, DF, marzo de 2010.

## XIII.- ARBITRAJE DE REVISTAS

1. **Árbitro** de Polibits, Revista Iberoamericana de Computación incluida en el Índice de CONACyT, México. ISSN: 1870-9044.
2. **Árbitro** de Computación y Sistemas, Revista Iberoamericana de Computación incluida en el Índice de CONACyT, México. ISSN: 1405-5546.
3. **Árbitro** de Research in Computing Science, revista internacional editada por el Instituto Politécnico Nacional, México, hasta septiembre de 2005. ISSN: 1665-9899.

## XIV.- EDICIÓN DE REVISTAS, LIBROS Y MEMORIAS

### EDITOR DE REVISTAS

1. **Miembro del Comité Editorial** de Polibits, revista nacional editada por el Instituto Politécnico Nacional, México. ISSN: 1870-9044.
2. **Editor** del Vol. 14 de la revista internacional Research on Computing Science: *Advances in Artificial Intelligence and Computer Science*, Instituto Politécnico Nacional, México, 2005. ISSN: 1665-9899.
3. **Editor** del Vol. 10 de la revista internacional Research on Computing Science: *Advances in Artificial Intelligence, Computing Science and Computer Engineering*, Instituto Politécnico Nacional, México, 2004. ISSN: 1665-9899.

### EDITOR DE MEMORIAS DE CONGRESOS

4. **Editor.** Memoria del XVI Congreso Internacional de Computación CIC'2005, celebrado en las instalaciones del Instituto Politécnico Nacional, México, del 7 al 9 de septiembre de 2005. ISBN: 970-36-0267-3.

## XV.- PARTICIPACIÓN EN COMITÉS DE CONGRESOS

1. **Miembro del Comité Organizador** del II Taller Internacional de Cómputo Inteligente, celebrado en las instalaciones del CIC-IPN, México, D. F., del 7 al 9 de septiembre de 2011.
2. **Miembro del Comité Organizador** del I Taller Internacional de Cómputo Inteligente, celebrado en las instalaciones del CIC-IPN, México, D. F., del 8 al 12 de noviembre de 2010.

## **XVI.- PARTICIPACIÓN EN JURADOS**

### **EXÁMENES DE DOCTORADO**

#### **1. Primer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Laura Cleofas Sánchez
- d. Título de la tesis: *Tratamiento de la complejidad de patrones de datos en cúmulos de información, con memorias asociativas*
- e. Fecha: 11 de enero de 2012

#### **2. Primer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Ilich Abdelcadir Jasso Martínez
- d. Título de la tesis: *Un modelo asociativo para la clasificación de arritmias en electrocardiografía*
- e. Fecha: 11 de enero de 2012

#### **3. Tercer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Antonio Alarcón Paredes
- d. Título de la tesis: *Compresión de imágenes mediante modelos asociativos Alfa-Beta*
- e. Fecha: 27 de junio de 2011

#### **4. Segundo Vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Mario Aldape Pérez
- d. Título de la tesis: *Enfoque asociativo para la selección de rasgos*
- e. Fecha: 24 de junio de 2011

#### **5. Tercer Vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Israel Román Godínez

|

- d. Título de la tesis: *Modelo inteligente para el alineamiento de biomoléculas*
- e. Fecha: 21 de junio de 2011

**6. Tercer Vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Itzamá López Yáñez
- d. Título de la tesis: *Teoría y aplicaciones del clasificador asociativo Gamma*
- e. Fecha: 9 de junio de 2011

**7. Tercer Vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Julio César Salgado Ramírez
- d. Título de la tesis: *Memorias asociativas en álgebra min y max robustas al ruido mezclado*
- e. Fecha: 30 de mayo de 2011

**8. Tercer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Julio César Salgado Ramírez
- d. Título de la tesis: *Memorias asociativas en álgebra min y max robustas al ruido mezclado*
- e. Fecha: 12 de mayo de 2011

**9. Tercer Vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Benjamín Luna Benoso
- d. Título de la tesis: *Modelos Celulares Alfa-Beta*
- e. Fecha: 21 de enero de 2011

**10. Segundo Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Mario Aldape Pérez

- d. Título de la tesis: *Enfoque asociativo para la selección de rasgos*
- e. Fecha: 11 de septiembre de 2009

**11. Tercer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: José Antonio García Mejía
- d. Título de la tesis: *Modelo inteligente para la predicción estructural de biomoléculas*
- e. Fecha: 10 de septiembre de 2009

**12. Tercer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Israel Román Godínez
- d. Título de la tesis: *Modelo inteligente para el alineamiento de biomoléculas*
- e. Fecha: 9 de septiembre de 2009

**13. Tercer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Itzamá López Yáñez
- d. Título de la tesis: *Teoría y aplicaciones del clasificador asociativo Gamma*
- e. Fecha: 3 de septiembre de 2009

**14. Suplente de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Flavio Arturo Sánchez Garfias
- d. Título de la tesis: *Modelos Asociativos Alfa-Beta Difusos*
- e. Fecha: 31 de julio de 2009

**15. Tercer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Benjamín Luna Benoso
- d. Título de la tesis: *Modelos Celulares Alfa-Beta*
- e. Fecha: 29 de junio de 2009

|

**16. Primer Vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Antonio Hernández Zavala
- d. Título de la tesis: *Arquitectura de alto rendimiento para procesadores difusos*
- e. Fecha: 9 de enero de 2009

**17. Segundo Vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Luis Octavio López Leyva
- d. Título de la tesis: *Máquinas asociativas Alfa-beta con soporte vectorial*
- e. Fecha: 28 de noviembre de 2008

**18. Primer Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Antonio Hernández Zavala
- d. Título de la tesis: *Arquitectura de alto rendimiento para procesadores difusos*
- e. Fecha: 14 de noviembre de 2008

**19. Segundo Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Luis Octavio López Leyva
- d. Título de la tesis: *Máquinas asociativas Alfa-beta con soporte vectorial*
- e. Fecha: 30 de septiembre de 2008

**20. Tercer Vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Fernando Vázquez Torres
- d. Título de la tesis: *Compresión de imágenes mediante memorias asociativas*
- e. Fecha: 2 de junio de 2008

|

**21. Tercer vocal de jurado en examen doctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Amadeo José Argüelles Cruz
- d. Título de la tesis: *Redes neuronales Alfa-Beta sin pesos: teoría y factibilidad de implementación*
- e. Fecha: 18 de diciembre de 2007

**22. Segundo Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Fernando Vázquez Torres
- d. Título de la tesis: *Caracterización e interpretación de descripciones conceptuales en Dominios Poco Estructurados*
- e. Fecha: 11 de octubre de 2007

**23. Suplente de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Amadeo José Argüelles Cruz
- d. Título de la tesis: *Redes neuronales Alfa-Beta sin pesos: teoría y factibilidad de implementación*
- e. Fecha: 14 de agosto de 2007

**24. Segundo Vocal de jurado en examen predoctoral**

- a. Lugar: Centro de Investigación en Computación del IPN
- b. Programa: Doctorado en Ciencias de la Computación
- c. Alumno: Rolando Quintero Téllez
- d. Título de la tesis: *Representación semántica de datos espaciales raster*
- e. Fecha: 2 de julio de 2007

**XVII.- PONENCIAS Y CONFERENCIAS**

- 1. *Prediction of CO and NOx levels in Mexico City Using Associative*, AIAI 2011, 7th Artificial Intelligence Applications and Innovations Joint conferences 2011, International Federation for Information Processing, Corfu, Greece, 15 - 18 September 2011

|

2. *Discrete Time Super-Twisting Observer for  $2n$  dimensional systems*, 8th International Conference on Electrical Engineering, Computing Science and Automatic Control (CCE), Mérida Yucatán, México, October 26-28, 2011
3. *Soft-Core Implementation for Centre of Slice Area Average Defuzzifier*, 2011 IEEE International Conference on Fuzzy Systems, Taipei, Taiwan, June 27-30, 2011
4. *Sistema de monitoreo atmosférico de la ciudad de México: Análisis de la estructura de sus bancos de datos*, VIII Convención Internacional sobre Medio Ambiente y Desarrollo, V Congreso de Gestión Ambiental, La Habana, Cuba, 4 al 8 de julio de 2011.
5. *Center of Slice Area Average Defuzzifier for Digital Implementations of Fuzzy Systems*, IC-AI 2010: The 2010 International Conference on Artificial Intelligence, las Vegas, Nevada, USA, July 12-15, 2010.
6. *Hardware implementation of fuzzyflip-flops based on Łukasiewicz norms*, Of the 9th International Conference on Applied Computer and Applied Computational Science, Hangzhou, China, April 11 - 13, 2010
7. *Parametric Operations for Digital Hardware Implementation of Fuzzy Systems*. MICAI 2009: 8th Mexican International Conference on Artificial Intelligence, Guanajuato, Mexico, November 9 to 13, 2009
8. *VLSI implementation of a module for realization of basic  $t$ -norms on fuzzy hardware*, 18th international Conference on Fuzzy Systems, Jeju Island, Korea, August 20 - 24, 2009.
9. *A Practical Approach for Combinatorial Fuzzy Logic Control Design*, ICINCO-ICSO 2009, 6th International Conference on Informatics in Control, Automation and Robotics, Intelligent Control Systems and Optimization, Milan, Italy, July 2-5, 2009.
10. *Implementation of a Fuzzy Logic System on a FPGA for a Servo Controller*, International Joint Conference on Computational Intelligence, IJCCI 2009, Madeira, Portugal, 5 - 7 October, 2009
11. *Handwritten Digit Classification Based on Alpha-Beta Associative Model*, CIARP '08, 13th Iberoamerican congress on Pattern Recognition: Progress in

|

- Pattern Recognition, Image Analysis and Applications, Havana, Cuba, September 9-12, 2008.
12. *Thresholded Learning Matrix for Efficient Pattern Recalling*, CIARP '08, 13th Iberoamerican congress on Pattern Recognition: Progress in Pattern Recognition, Image Analysis and Applications, Havana, Cuba, September 9-12, 2008.
  13. *Generators of Fuzzy Operations for Hardware Implementation of Fuzzy System*, MICAI 2008, 7th Mexican International Conference on Artificial Intelligence (MICAI 2008), , Mexico City, Mexico, October 27-28, 2008
  14. *Efficient Pattern Recalling Using Parallel Alpha-Beta Associative Memories*. In CONCIBE-2008, 4th International Congress on Electronics and Biomedical Engineering, Computer Science and Informatics, Guadalajara, Mexico, May 26-30, 2008.
  15. *Generalized Fuzzy Operations for Digital Hardware Implementation*, 6th Mexican International Conference on Artificial Intelligence, MICAI 2007, Aguascalientes, Mexico, November 4-10, 2007
  16. *Performance comparison on secure processors using a temporized page encryption*, En el II Magno Congreso Internacional de Computación, CIC-IPN, México, D.F., del 6 al 8 de noviembre de 2007.
  17. *Digital Fuzzy Inference Engine Simulator*, En el II Magno Congreso Internacional de Computación, CIC-IPN, México, D.F., del 6 al 8 de noviembre de 2007.
  18. *Fast and Accurate Signature-Generator for Detecting P2PTraffic*, En el II Magno Congreso Internacional de Computación, CIC-IPN, México, D.F., del 6 al 8 de noviembre de 2007.
  19. *Using Temporization Technique for page Encryotion on Secure Processors*, En el II Magno Congreso Internacional de Computación, CIC-IPN, México, D.F., del 6 al 8 de noviembre de 2007
  20. *Low Cost Multi-Channel Data Acquisition System with Graphical HMI*, Research in Computing Science, Magno Congreso Internacional de Computación, CIC-IPN 2006, organizado por el Centro de Investigación en

|

Computación del Instituto Politécnico Nacional, Ciudad de México, D. F., 21 al 24 de noviembre de 2006.

21. *Modelling control processes using only positive values*, Optics & Photonics 2005, Conference 5916 Mathematical Methods in Pattern and Image Analysis, organizado por la SPIE (International Society for Optical Engineering), San Diego, CA., del 31 de julio al 4 de agosto de 2005.
22. *Pattern recognition and classification using weightless neural networks and Steinbuch Lernmatrix*, Optics & Photonics 2005, Conference 5916 Mathematical Methods in Pattern and Image Analysis, organizado por la SPIE (International Society for Optical Engineering), San Diego, CA., 31 de Julio al 4 de agosto de 2005.
23. *Zero detect-based low power registers file access*, CEDES'06 OF THE WORLDCOMP'06, LAS VEGAS NEVADA USA, Jun of 2006.
24. *Efecto de un sistema de encriptación RC5 en el rendimiento de un microprocesador superescalar*, ANIEI2006, OCTUBRE DE 2006.
25. *Register file optimization for low power using the zero detecttechnique*," XIV Congreso Internacional de Computación CIC-2005, México, DF., 7-9 de septiembre de 2005.
26. *Data warehousing:a methodology forthe of stores of information*, XIV Congreso Internacional de Computación CIC-2005,México, DF., 7-9 de septiembre de 2005.
27. *Simple vector processor modeled with VHDL*, ANIEI, CNYCIIC 2005, OCTUBRE 2005.
28. *PREDICTIVE ARRAY ACCESS CACHE-PAAC*, XIII Congreso Internacional de Computación, México DF., 13-15 de octubre de 2004.
29. *STRIDE-BASED SPECULATIVE CACHE ACCESS*, IASTED, INTERNATIONAL CONFERENCE, COMPUTER SCIENCE AND TECHNOLOGY, Cancun, México, MAYO 2003.
30. *CARACTERIZACIÓN DE UN SISTEMA UNI-PROCESADOR FRENTE A LA DEMANDA COMPUTACIONAL DE SISTEMAS BASADOS EN AGENTES*, CNYCIIC 2003, México, OCTUBRE 2003.

- |
31. *Diseño y construcción de la CPU del equipo MULTIMAT del Sistema de Transporte Colectivo (METRO)*, XII Congreso Internacional de Computación, CIC 2003, organizado por el Centro de Investigación en Computación del Instituto Politécnico Nacional, Ciudad de México, D. F., 13 al 17 de octubre de 2003.
  32. *CACHÉ SEUDO ASOCIATIVA SIN INTERCAMBIO DE LÍNEA*, 4º. CONGRESO INTERNACIONAL EN CONTROL INSTRUMENTACIÓN VIRTUAL Y SISTEMAS DIGITALES, México, agosto de 2002.
  33. *DISEÑO E IMPLEMENTACIÓN DE UN MICROPROCESADOR MULTICICLO USANDO UN FPGA*, 4º. CONGRESO INTERNACIONAL EN CONTROL INSTRUMENTACIÓN VIRTUAL Y SISTEMAS DIGITALES, México, agosto de 2002.
  34. *CAPACIDAD DE PREDICCIÓN EN INSTRUCCIONES DE ACCESO A MEMORIA*, 3er. CONGRESO INTERNACIONAL EN CONTROL INSTRUMENTACIÓN VIRTUAL Y SISTEMAS DIGITALES, México, AGOSTO DEL 2001.
  35. *MULTIPLICADOR DIGITAL DE FRECUENCIA PROGRAMABLE Y ADAPTIVO*, ELECTRO 96, México, octubre de 1996.
  36. *DISEÑO Y CONSTRUCCIÓN DE UNA TARJETA DE PROCESAMIENTO GRÁFICO EN FORMATO VGA*, ELECTRO 95, México, octubre de 1995.

## **XVIII.- DESARROLLO CURRICULAR**

### **1. DOCTORADO EN CIENCIAS DE LA COMPUTACIÓN**

Se participó en la acreditación como programa de posgrado nacional de calidad del CONACYT, en la convocatoria **PNP 2005 y PNPC 2010**

### **2. MAESTRÍA EN CIENCIAS DE LA COMPUTACIÓN**

Se participó en la acreditación como programa de posgrado nacional de calidad del CONACYT, en la convocatoria **PIFOP 2.0, 2004**

### 3. MAESTRÍA EN CIENCIAS EN INGENIERÍA DE CÓMPUTO

Se participó en la acreditación como programa de posgrado nacional de calidad del CONACYT, en la convocatoria **PIFOP 2.0, 2004 y en el PNPC 2007.**

## XIX.- MENCIONES EN MEDIOS

### Notas Periodísticas:

1. INTELIGENCIA ARTIFICIAL PARA LA MINERÍA Y AGRICULTURA, Periodismo Ciencia y Tecnología, La Jornada, México, 10 de diciembre de 2009.
2. <http://www.aztecanoticias.com.mx/notas/seguridad/99642/10-especialistas-en-seguridad-aconsejaran-a-la-pf>
3. <http://www.aztecanoticias.com.mx/notas/seguridad/136708/onu-entrega-resultados-de-evaluacion-a-la-pf>
4. <http://www.ann.com.mx/avala-la-onu-el-nuevo-modelo-de-la-policia-federal-como-eficiente/>
5. <http://www.eluniversal.com.mx/notas/833745.html>
6. <http://el-universal.vlex.com.mx/vid/especialistas-extranjeros-evaluar-n-361694146>
7. <https://twitter.com/EIUniversalMxM/status/175703277902626817>
8. <http://noticierostelevisa.esmas.com/nacional/411903/evaluara-ssp-modelo-policia-federal>
9. <http://www.jornada.unam.mx/2012/03/03/politica/005n1pol>
10. <http://www.informador.com.mx/mexico/2012/360978/6/especialistas-extranjeros-evaluaran-operacion-de-la-policia-federal.htm>
11. <http://informativoax.net/2012/03/02/expertos-internacionales-en-seguridad-publica-evaluan-los-procesos-del-nuevo-modelo-de-la-policia-federal/>
12. <http://www.milenio.com/cdb/doc/impreso/9125865>

## XX.- ASOCIACIONES Y FUNDACIONES

1. **Miembro titular fundador** de la Fundación Ciencia y Tecnología de las Américas, A.C. (CyT-Américas), según consta en el acta de Asamblea General Constitutiva, con fecha 12 de agosto de 2003.

## XXI.- REDES ACADÉMICAS

1. **Miembro** de la Red Institucional de Micro y Nanotecnología del IPN.
2. **Miembro** de la Red Institucional de Computación del IPN.

## XXII.- PUBLICACIONES

### ARTÍCULOS EN REVISTAS ISI-JCR - TOTAL: 19

1. I. Salgado, O. Camacho, C. Yáñez, I. Chairez. *Proportional derivative fuzzy control supplied with second order sliding mode differentiation*, Engineering Applications of Artificial Intelligence (2014), 35, pp. 84-94
2. Iván Salgado, Isaac Chairez, Bijan Bandyopadhyay, Leonid Fridman and **Oscar Camacho**. *Discrete-time non-linear state observer based on a super twisting-like algorithm*, IET Control Theory and Applications (2014), Vol. 8, Issue. 10, pp. 803–812.
3. Cleofas-Sánchez, L., **Camacho-Nieto, O.**, Sánchez-Garreta, J.S., Yáñez-Márquez, C., Valdovinos-Rosas, R.M. *Document Equilibrating the recognition of the minority class in the imbalance context*, Applied Mathematics and Information Sciences (2014), Volume 8, Issue 1, pp. 27-36.
4. Yáñez-Márquez, C., Aldape-Pérez, M., López-Yáñez, I., **Camacho-Nieto, O.** *Document Emerging computational tools: Impact on engineering education and computer science learning*, International Journal of Engineering Education (2014), Volume 30, Issue 3, pp. 533-542.
5. Salgado, I., Chairez, I., **Camacho, O.**, Yáñez, C. *Super-twisting sliding mode differentiation for improving PD controllers performance of second order systems*, ISA Transactions (2014), Volume 53, Issue 4, pp. 1096-1106.
6. Zavala, A.H., Batyrshin, I.Z., **Nieto, O.C.**, Castillo, O. *Conjunction and disjunction Operations for Digital Fuzzy Hardware*, Antonio, Applied Soft Computing (2013), Volume 13, Issue 7, pp. 3248-3258
7. Itzamá López-Yáñez, **Oscar Camacho-Nieto**, Cornelio Yáñez-Márquez, Abril-Valeria Uriarte-Arcia. *Fast route convergence in dynamic power*

- controlled routing for wireless ad-hoc networks*, IEEE Latin America Transactions (**2013**), Volume 11, Issue 1, pp. 607-608.
8. Cornelio Yáñez-Márquez, Itzamá López-Yáñez, **Oscar Camacho-Nieto**, Amadeo-José Argüelles-Cruz. *BDD-based algorithm for the minimum spanning tree in wireless ad hoc network routing*, IEEE Latin America Transactions (**2013**), Volume 11, Issue 1, pp. 600-601.
  9. Mario Aldape-Pérez, Cornelio Yáñez-Márquez, **Oscar Camacho-Nieto** and Amadeo J. Argüelles-Cruz. *A New Tool for Engineering Education: Hepatitis Diagnosis using Associative Memories*, International Journal of Engineering Education (**2012**), Vol. 28, No. 6, pp. 1399–1405.
  10. Roberto Sepulbeda Lima, Cornelio Yáñez Márquez, Itzamá López Yáñez, **Oscar Camacho Nieto**. *A Novel Solution to the Secure Exchange of Environmental Engineering Education Data*, International Journal of Engineering Education (**2012**), Vol. 28, No. 6, pp. 1380–1387.
  11. A. Hernández Zavala, I. Batyrshin, O. Camacho Nieto, I.J. Rudas, G. Sidorov, L.A. Villa. *On Generation and FPGA Implementation of Digital Fuzzy Parametric Conjunction*, Applied and Computational Mathematics (**2012**), Volume II, No. 2, pp. 150-164.
  12. Zavala, A., **Nieto, O.** *Fuzzy Hardware a Retrospective and Analysis*, IEEE Transactions on Fuzzy Systems (**2012**), Volume 20, Issue 4, pp. 623-635.
  13. Aldape-Pérez, M., Yáñez-Márquez, Cornelio, **Camacho-Nieto, O.** & Argüelles-Cruz, A. J. *An associative memory approach to medical decision support systems*, Computer Methods and Programs in Biomedicine (**2012**), Volume 106, Issue 3, pp. 287-307.
  14. S. Juarez and **O. Camacho** and I. Chairez. *Non-parametric modeling of uncertain hyperbolic partial differential equations using pseudo-high order sliding mode observers*, International Journal of Innovative Computing, Information and Control (**2012**), Volume 8, Number 3(A), pp. 1501-1521.
  15. López-Yáñez, I., Argüelles-Cruz, A. J., **Camacho-Nieto, O.** & Yáñez-Márquez, Cornelio. *Pollutants time series prediction using the Gamma classifier*, International Journal of Computational Intelligence Systems (**2011**), Vol. 4, Issue 4, pp. 680-711.

- |
16. Antonio Hernández Zavala, Jorge A. Huerta Ruelas and **Oscar Camacho Nieto**. *Centre of slice area average defuzzifier for digital fuzzy systems and its hardware implementation*, Journal of Multiple Valued Logic and Soft Computing (2013), 21 (1-2), pp. 25-52.
  17. L. Cleofas, M. Guzmán, R.M. Valdovinos, C. Yáñez and **O. Camacho**. *Study of imbalanced data sets using an associative model with axis translation*. Revista de Ingeniería e Investigación (2012), 32 (1), pp. 53-57.
  18. López-Yáñez, I., Flores-Carapia, R., Yáñez-Márquez, Cornelio & **Camacho-Nieto, O.** *Automatic Detection of Cranial Fractures in Radiological Images Using a Pattern Classifier*, Revista Facultad de Ingeniería, Universidad de Antioquia (2011), No. 61, pp. 29-40.
  19. López-Yáñez, I., Yáñez-Márquez, Cornelio, **Camacho-Nieto, O.** & Argüelles-Cruz, A. J. *Predicción de la Concentración de Contaminantes Atmosféricos basada en un Clasificador Asociativo de Patrones*, Revista Facultad de Ingeniería, Universidad de Antioquia (2011), No. 60, pp. 20-30.

#### ARTÍCULOS EN REVISTAS INCLUIDAS EN EL ÍNDICE DEL CONACyT

20. Mario Aldape-Pérez, Cornelio Yáñez-Márquez, Oscar Camacho-Nieto and Ángel Ferreira-Santiago, "Feature Selection using Associative Memory Paradigm and Parallel Computing", Artículo publicado en: Computación y Sistemas, México, Vol. 17 No. 1 Enero-Marzo 2013. ISSN: 1405-5546.
21. Flores-Carapia, R., Silva-García, V.M., Yáñez-Márquez, Cornelio & **Camacho-Nieto, O.** (2012). *Una Evidencia Robusta de que el Algoritmo DES Fortalecido con una Permutación Inicial Variable es Eficiente*, Computación y Sistemas, México, Artículo publicado. ISSN: 1405-5546.
22. COMPUTACIÓN Y SISTEMAS, "DISEÑO DE UN SISTEMA DE MEMORIA CACHE DE ALTO RENDIMIENTO APLICANDO ALGORITMOS DE ACCESO SEUDO-ESPECULATIVO," COMPUTACIÓN Y SISTEMAS, REVISTA IBEROAMERICANA DE COMPUTACIÓN, **ISSN 1405-5546**, VOL. 7, No. 2, OCTUBRE 2003.

## ARTÍCULOS EN REVISTAS ARBITRADAS

23. Aldape-Pérez, M., Yáñez-Márquez, Cornelio & **Camacho-Nieto, O.** (2008). *Efficient Pattern Recalling using Parallel Alpha-Beta Associative Memories*, Research in Computing Science, Vol. 35, Special issue in Electronics and Biomedical Engineering, Computer Science and Informatics, IPN México, pp. 147-156. ISSN: 1870-4069.
24. Espinosa-Sosa, O., Villa-Vargas, L., and **Camacho-Nieto, O.**, (2007). Performance comparison on secure processors using a temporized page encryption. RESEARCH IN COMPUTING SCIENCE; CIC-IPN, pp: 97 -105.
25. Hernandez-Zavala, A., **Camacho-Nieto, O.**, Batyrshin, Ildra., and Espinosa, O. (2007). Digital Fuzzy Inference Engine Simulator. RESEARCH IN COMPUTING SCIENCE ; CIC-IPN,pp:107 -118
26. Cruz Alonso Bejarano, Luis A. Villa Vargas, Marco A. Ramirez and **Oscar Camacho** ; año: 2007; "Fast and Accurate Signature-Generator for Detecting P2PTraffic"; RESEARCH IN COMPUTING SCIENCE ; CIC-IPN;pp:195 -201
27. Espinosa-Sosa, O., Villa-Vargas, L., and Camacho-Nieto, O., (2007). Using Temporization Technique for page Encryotion on Secure Processors. RESEARCH IN COMPUTING SCIENCE ; CIC-IPN; pp: 304 -312
28. Hernández Zavala, A., **Camacho Nieto, O.**, Yáñez-Márquez, Cornelio & Espinosa Sosa, O. (2006). *Low Cost Multi-Channel Data Acquisition System with Graphical HMI*, Research in Computing Science, Vol. 24, Special issue: Control, Virtual Instrumentation and Digital Systems, IPN México, pp. 85-93. ISSN 1870-4069.
29. "Register file optimization for low power using the zero detecttechnique," RESEARCH ON COMPUTING SCIENCE, ADVANCES ON DIGITAL SYSTEM DESIGN, **ISSN: 1665-9899**, VOL. 15, SEPTEMBER **2005**.
30. "Data warehousing:a methodology for the of stores of information", RESEARCH ON COMPUTING SCIENCE, ADVANCES ON DIGITAL SYSTEM DESIGN, **ISSN: 1665-9899**, VOL. 14, SEPTEMBER **2005**.

- |
31. “*Predictive array access cache-paac*,” RESEARCH ON COMPUTING SCIENCE, ADVANCES IN: ARTIFICIAL INTELLIGENCE, COMPUTING SCIENCE AND COMPUTER ENGINEERING, **ISSN 1665-9899**, VOL. 10, OCTOBER **2004**.
  32. “*Caché pseudo asociativa sin intercambio de línea*,” MEMORIA DEL EVENTO: 4º. CONGRESO INTERNACIONAL EN CONTROL INSTRUMENTACIÓN VIRTUAL Y SISTEMAS DIGITALES, **ISBN 970-18-8363-2**, AGOSTO DEL 2002.
  33. “*Diseño e implementación de un microprocesador multiciclo usando un FPGA*,” **ISBN 970-18-8363-2**, AGOSTO DEL 2002.
  34. “*Capacidad de predicción en instrucciones de acceso a memoria*”, MEMORIA DEL EVENTO: 3er. CONGRESO INTERNACIONAL EN CONTROL INSTRUMENTACIÓN VIRTUAL Y SISTEMAS DIGITALES, **ISBN 970-18-8363-2**, AGOSTO DEL 2001
  35. “*Diseño y construcción de una tarjeta de procesamiento gráfico en formato VGA*”, MEMORIA DEL EVENTO INTERNACIONAL ELECTRO 95, VOLUMEN XVII, **ISSN 1405-2172**, OCTUBRE 95
  36. “*Multiplificador digital de frecuencia programable y adaptivo*”, MEMORIA DEL EVENTO INTERNACIONAL ELECTRO 96, VOLUMEN XVIII, **ISSN 1405-2172**, OCTUBRE 1996

#### **ARTÍCULOS EN EXTENSO – INTERNACIONALES DE ALTO IMPACTO**

37. Argüelles-Cruz, A. J., Yáñez-Márquez, Cornelio, López-Yáñez, I. & **Camacho-Nieto, O.** (2011). *Prediction of CO and NOx levels in Mexico City using associative models*, in L. Iliadis et al. (Eds.): EANN/AIAI 2011, Artificial Intelligence Applications and Innovations Part II, IFIP Advances in Information and Communication Technology AICT 364, pp. 313–322, 2011. Springer Heidelberg. ISBN: 978-3-642-23959-5., doi: [10.1007/978-3-642-23960-1](https://doi.org/10.1007/978-3-642-23960-1)
38. Hernández Zavala, A., **Camacho Nieto, O.** & Yáñez-Márquez, Cornelio (2011). *Soft-core implementation for centre of Slice Area Average defuzzifier*, FUZZ-IEEE 2011, IEEE International Conference on Fuzzy Systems,

Proceedings. IEEE 2011, pp. 910-916. ISBN: 978-1-4244-7315-1.

39. Antonio Hernández Zavala, **Oscar Camacho Nieto**, Ildar Z. Batyrshin: *Center of Slice Area Average Defuzzifier for Digital Implementations of Fuzzy Systems*. IC-AI 2010: pp. 97-104, 2 Volumes. CSREA Press 2010, ISBN 1-60132-148-1.
40. Rita Lovassy, Antonio Hernández Zavala, László Gál, **Oscar Camacho Nieto**, László T. Kóczy, Ildar Batyrshin: *Hardware implementation of fuzzyflip-flops based on Łukasiewicz norms*. In Proceedings of the 9th International Conference on Applied Computer and Applied Computational Science (Hangzhou, China, April 11 - 13, 2010). S. Chen and H. Wu, Eds. Stevens Point, Wisconsin, 196-201. ISBN: 978-960-474-173-1
41. Antonio Hernández Zavala, Ildar Z. Batyrshin, Imre J. Rudas, Luis A. Villa Vargas, **Oscar Camacho Nieto**: *Parametric Operations for Digital Hardware Implementation of Fuzzy Systems*. Springer Berlin / Heidelberg, Volume 5845/2009, ISSN 0302-9743, pp. 432-443
42. Zavala, A. H., **Nieto, O. C.**, Batyrshin, I., and Vargas, L. V. 2009. *VLSI implementation of a module for realization of basic t-norms on fuzzy hardware*. In Proceedings of the 18th international Conference on Fuzzy Systems (Jeju Island, Korea, August 20 - 24, 2009). IEEE Press, Piscataway, NJ, 655-659.
43. Arturo V. Téllez, Luis A. Villa Vargas, Herón L. Molina, **Oscar Camacho Nieto**, Romeo P. Urbieto: *A Practical Approach for Combinatorial Fuzzy Logic Control Design*. ICINCO-ICSO 2009: 343-346, INSTICC Press 2009, ISBN 978-989-8111-99-9
44. Arturo V. Téllez, Luis A. Villa Vargas, Herón L. Molina, **Oscar Camacho Nieto**: *Implementation of a Fuzzy Logic System on a FPGA for a Servo Controller*. IJCCI 2009: 89-93, INSTICC Press 2009, ISBN 978-989-674-014-6
45. Aldape-Pérez, M., Román-Godínez, I., **Camacho-Nieto, O.** (2008). *Thresholded Learning Matrix for Efficient Pattern Recalling*. Progress in Pattern Recognition, Image Analysis and Applications, Springer Berlin / Heidelberg, Volume 5197/2008, ISSN 0302-9743, pp. 445-452

- |
46. J-Rudas, I., Batyrshin, Ildar Z., Hernández, A., **Camacho-Nieto, O.**, Horváth, László., and Villa-Vargas, L. (2008). *Generators of Fuzzy Operations for Hardware Implementation of Fuzzy System*, MICAI 2008: Advances in Artificial Intelligence, Springer Berlin / Heidelberg, Volume 5317/2008, ISSN 0302-9743, pp. 710-719
  47. López-Leyva, L. O., Yáñez-Márquez, Cornelio, Flores-Carapia, R. & **Camacho-Nieto, O.** (2008). *Handwritten Digit Classification Based on Alpha-Beta Associative Model*, Lecture Notes in Computer Science (ISI Proceedings), LNCS 5197, Springer-Verlag Berlin Heidelberg, pp. 437-444. ISBN: 978-3-540-85919-2. doi: [10.1007/978-3-540-85920-8\\_54](https://doi.org/10.1007/978-3-540-85920-8_54)
  48. Batyrshin, Ildar., Hernandez-Zavala, A., **Camacho-Nieto, O.**, and Villa-Vargas, L. (2007). Generalized Fuzzy Operations for Digital Hardware Implementation. LECTURE NOTES IN ARTIFICIAL INTELLIGENCE, SPRINGER LNAI4827, pp: 9 -18.
  49. "Zero detect-based low power registers file access," CEDES'06 OF THE WORLDCOMP'06, LAS VEGAS NEVADA USA, CSREA Press, **ISBN: 1-60132-009-4**, JUNIO DE 2006
  50. Hernández-Zavala, A., **Camacho, O.**, Yáñez, Cornelio & Díaz-de-León Santiago, J.L. (2005). *Modelling control processes using only positive values*, en Proc. Optics & Photonics 2005, Conference 5916 Mathematical Methods in Pattern and Image Analysis, organizado por la SPIE (International Society for Optical Engineering), San Diego, CA., del 31 de julio al 4 de agosto de 2005. ISBN: 0-8194-5921-6, ISSN: 0277-786X, pp. (59160)O1-O5., doi:[10.1117/12.621555](https://doi.org/10.1117/12.621555)
  51. Argüelles, A.J., Yáñez, Cornelio, Díaz-de-León Santiago, J.L & **Camacho, O.** (2005). *Pattern recognition and classification using weightless neural networks and Steinbuch Lernmatrix*, en Proc. Optics & Photonics 2005, Conference 5916 Mathematical Methods in Pattern and Image Analysis, organizado por la SPIE (International Society for Optical Engineering), San Diego, CA., del 31 de julio al 4 de agosto de 2005. ISBN: 0-8194-5921-6, ISSN: 0277-786X, pp. (59160)P1-P8. doi:[10.1117/12.621783](https://doi.org/10.1117/12.621783)

## ARTÍCULOS EN EXTENSO – DE IMPACTO

52. ANIEI2006, “EFECTO DE UN SISTEMA DE ENCRIPCIÓN RC5 EN EL RENDIMIENTO DE UN MICROPROCESADOR SUPERESCALAR, “Internacional ANIEI2006, **ISBN: 970-31-0751-6**, OCTUBRE DE **2006**.
53. ANIEI “SIMPLE VECTOR PROCESSOR MODELED WITH VHDL”CNyCIIC 2005, VOL. II, **ISBN 970-36-0102-2**, OCTUBRE **2005**
54. López-Leyva, Luis O., **Camacho-Nieto, Oscar** & Yáñez-Márquez, Cornelio, (2005). *Teletransmission System for the Traffic Control of the Mexico City’s Subway*, en Proc. de la Décimosexta Reunión de Otoño de Comunicaciones, Computación, Electrónica y Exposición Industrial "La Robótica en la Era Digital", ROC&C'2005, IEEE Sección México, Acapulco, Guerrero, México, 29 de noviembre al 4 de diciembre de 2005.
55. Yáñez-Márquez, Cornelio, Díaz de León-S., Juan L. & **Camacho-N., Oscar** (2004). *Un sistema inteligente para telepresencia de robots móviles*, en Proc. de la Décimoquinta Reunión de Otoño de Comunicaciones, Computación, Electrónica y Exposición Industrial "La Convergencia de Voz, Datos y Video", ROC&C'2004, IEEE Sección México, Acapulco, Guerrero, México, 23 al 28 de noviembre de 2004.
56. “Stride-based speculative cache access,” PROCEEDING OF IASTED INTERNATIONAL CONFERENCE, COMPUTER SCIENCE AND TECHNOLOGY, **ISBN 0-88986-349-0**, MAYO 2003.
57. “Caracterización de un sistema uni-procesador frente a la demanda computacional de sistemas basados en agentes,” CNyCIIC 2003, VOL. II, **ISBN 970-36-0102-2**, OCTUBRE 2003

## LIBROS PUBLICADOS

58. Yáñez Márquez, Cornelio, Pogrebnyak, Oleksiy, Guzmán Ramírez, Enrique & **Camacho Nieto, Oscar** (2008). "Redes Neuronales Artificiales", Colección CIDETEC, Instituto Politécnico Nacional, México. ISBN: 978-970-94696-6-0.

- |
59. López Yáñez, Itzamá, Yáñez Márquez, Cornelio & **Camacho Nieto, Oscar** (2007). "Binary Decision Diagrams", Colección CIDETEC, Instituto Politécnico Nacional, México. ISBN: 978-970-94696-4-6.
  60. **Camacho Nieto, Oscar**, Villa Vargas, Luis Alfonso & Yáñez Márquez, Cornelio (2005). "Memoria Cache de Alto Rendimiento", Colección de Ciencia de la Computación, CIC, Instituto Politécnico Nacional, México. ISBN: 970-94696-0-6.

#### **PUBLICACIONES INSTITUCIONALES CON ISBN**

61. Hernández Zavala, A., Yáñez Márquez, Cornelio, **Camacho Nieto, O.** & López Leyva, O. (2007). *Implementación de Sistemas Digitales Básicos mediante Neuronas de Tipo McCullough-Pitts*, IT-119, Serie Verde, ISBN 978-970-36-0407-4, CIC-IPN, México.
62. Hernández Zavala, A., **Camacho Nieto, O.**, Osvaldo Espinoza Sosa, Leopoldo Galindo Soria y Alfonso Gutiérrez Aldana (2007), Diseño y construcción de un sistema básico de interacción y acción con Procesos Reales Reconfigurables y de bajo Costo HMI-CIC, Serie Verde, ISBN 970-36-0406-4, 978-970-36-0406-7, México, DF., abril 2007.
63. "DISEÑO DE UNA TARJETA CONTROLADORA DE VIDEO GRÁFICO EN FORMATO VGA", POLIBITS, AÑO 1, VOL. 1, NÚM. 6 ABRIL-JUNIO 90
64. "DISEÑO Y CONSTRUCCIÓN DE UN CONTROLADOR DIGITAL PARA MOTOR DE PASO," POLIBITS, AÑO II, VOL. 1, NÚM. 8, OCTUBRE-DICIEMBRE 90.

**HAGO CONSTAR QUE LOS DATOS ASENTADOS EN EL PRESENTE DOCUMENTO SON VERDADEROS; MÉXICO, D. F., A 21 DE AGOSTO DE 2014.**

**A T E N T A M E N T E**  
**DR. OSCAR CAMACHO NIETO**  
**DIRECTOR DEL CENTRO DE INNOVACIÓN Y DESARROLLO TECNOLÓGICO**  
**EN CÓMPUTO DEL INSTITUTO POLITÉCNICO NACIONAL.**